

ESTRUCTURA Y ORGANIZACIÓN DE COMPUTADORES

GRADO EN INGENIERÍA INFORMÁTICA

PROGRAMACIÓN DETALLADA

1. La ruta de datos
 - 1.1. Codificación y operadores
 - 1.2. La aceleración de la suma entera
 - 1.3. Operación de multiplicación
 - 1.4. Operación de división
2. El repertorio de instrucciones
 - 2.1. Principios de diseño
 - 2.2. Codificación y formato
 - 2.3. Repertorios RISC
 - 2.4. Compilación y compatibilidad binaria
3. La unidad de control
 - 3.1. Operaciones elementales y cronogramas
 - 3.2. Microprogramación
 - 3.3. Segmentación: concepto y rendimiento ideal
 - 3.4. Parones y rendimiento real
4. La jerarquía de memoria
 - 4.1. Concepto
 - 4.2. Memoria caché
5. Sistema de entrada/salida
 - 5.1. Sincronización
 - 5.2. Dispositivos de almacenamiento masivo

EVALUACIÓN

La evaluación consta de tres pruebas parciales y una prueba final de conjunto. Una de las pruebas parciales es de teoría (5 de noviembre) con un peso del 30% sobre la calificación final. Las otras dos pruebas parciales son de laboratorio (29 de octubre la primera, y 16 de enero para la segunda) ambas con un peso del 15%. La prueba final de conjunto incluye todo el temario de teoría (16 de enero) y tiene un peso del 40%.

BIBLIOGRAFÍA

El desarrollo de la asignatura no sigue un texto concreto. Las referencias bibliográficas contenidas en la Guía Docente representan una pequeña selección de libros de consulta a modo de sugerencia. La elección de uno u otro dependerá de las preferencias del alumno.

PÁGINA WEB

<http://atc2.aut.uah.es/~rico/>
