

# ARQUITECTURA DE COMPUTADORES

## GRADO EN INGENIERÍA EN TECNOLOGÍAS DE LA TELECOMUNICACIÓN

### PROGRAMACIÓN DE LAS CLASES TEÓRICAS

1. La ruta de datos
  - 1.1. Codificación y operadores
  - 1.2. La aceleración de la suma entera
  - 1.3. Operación de multiplicación
  - 1.4. Operación de división
2. El repertorio de instrucciones
  - 2.1. Principios de diseño
  - 2.2. Codificación y formato
  - 2.3. Repertorios RISC
  - 2.4. Compilación y compatibilidad binaria
3. La unidad de control
  - 3.1. Operaciones elementales y cronogramas
  - 3.2. Microprogramación
  - 3.3. Segmentación: concepto y rendimiento ideal
  - 3.4. Parones y rendimiento real
4. La jerarquía de memoria
  - 4.1. Concepto
  - 4.2. Memoria caché
5. Sistema de entrada/salida
  - 5.1. Sincronización
  - 5.2. Dispositivos de almacenamiento masivo

### EVALUACIÓN

De acuerdo con lo establecido en la Guía Docente de la asignatura, la evaluación consta de 2 pruebas parciales y una prueba final de conjunto. Todas las pruebas integran los contenidos tanto de teoría como de laboratorio. La primera prueba parcial abarca los temas 1 y 2 (25% de la nota final), la segunda los temas 3, 4 y 5 (25% de la nota final), y la prueba final de conjunto incluye todo el temario (40% de la nota final). El 10% restante de la calificación se destina a la evaluación de distintas actividades propuestas.

### BIBLIOGRAFÍA

El desarrollo de la asignatura no sigue un texto concreto. Las referencias bibliográficas contenidas en la Guía Docente representan una pequeña selección de libros de consulta a modo de sugerencia. La elección de uno u otro dependerá de las preferencias del alumno.

### PÁGINA WEB

<http://atc2.aut.uah.es/~rico/>

---