

Examen de Teoría de Estructura de Computadores (4 puntos)
1 de Febrero de 1996

Nombre y Apellidos:	Nota:
---------------------	-------

1. ¿Cuáles son los elementos funcionales de la arquitectura Von Neumann?
2. Enumera las fases de ejecución de las instrucciones de lenguaje máquina.
3. ¿Cuál es la diferencia entre lenguaje máquina y lenguaje ensamblador?
4. Enumera la información que debe tener una instrucción para ser autocontenida.
5. ¿En qué consiste la segmentación de memoria que realiza el microprocesador 8086/88?
Aplicarlo al cálculo de la posición de memoria en la que debemos buscar el operando, o dejar el resultado en los siguientes casos en un 8086.

Instrucción	MOV BH, NUMERO
NUMERO	B500
DS	0330

Instrucción	MOV CL, [BX] + CLIENTE
CLIENTE	5500
DS	0330
[BX]	B000

Examen de Teoría de Estructura de Computadores (4 puntos)
1 de Febrero de 1996

Nombre y Apellidos:	Nota:
---------------------	-------

7. Define el direccionamiento directo relativo a pila y el direccionamiento implícito.
8. ¿Qué significa que un juego de instrucciones sea ortogonal?
9. ¿Se puede utilizar la técnica del bit implícito cuando tenemos una mantisa entera? Marca la respuesta correcta.
- a) Si, porque la mantisa entera se puede normalizar y entonces aplicaremos la técnica del bit implícito.
 - b) Si, si la mantisa está normalizada.
 - c) No, porque la técnica del bit implícito solamente se puede aplicar a mantisas fraccionarias normalizadas.
 - d) Otra (especificar)
10. Define mapa de memoria.