

- 1) ¿Cual de las siguientes afirmaciones es **correcta**?
- a) El lenguaje ensamblador es igual para todos los computadores
 - b) El lenguaje máquina es igual para todos los computadores
 - c) Las instrucciones en lenguaje ensamblador se almacenan y tratan como cadenas de 1's y 0's
 - d) **Las instrucciones en lenguaje máquina se almacenan y tratan como cadenas de 1's y 0's**
- 2) ¿Cual de las siguientes afirmaciones es **incorrecta**?
- a) Un programa está formado por instrucciones y datos
 - b) Un programa sirve para resolver una tarea
 - c) **El computador solo entiende los programas en ensamblador 0's y 1's**
 - d) Un procesador de texto es un programa
- 3) ¿Cual de las siguientes afirmaciones es **incorrecta**?
- a) El modo de direccionamiento permite determinar un operando o la ubicación del operando
 - b) **Los operandos siempre están almacenados en memoria**
 - c) El juego de instrucciones es el conjunto de operaciones que es capaz de interpretar la unidad de control
 - d) El juego de instrucciones debe ser capaz de realizar una tarea en un tiempo finito.
- 4) ¿Cuál de las siguientes **no** es una instrucción de transferencia
- a) push ax
 - b) mov ax, 15h
 - c) **neg ax, 15h**
 - d) lea ax, etiqueta
- 5) Si AX = FA50 y ejecuto **AND AX, 00FFh**:
- a) **Pondré en registro AH a 0**
 - b) Pondré en registro AH a FF
 - c) Pondré en registro AL a 0
 - d) Pondré en registro AL a FF
- 6) Si AX = FA50 y ejecuto **XOR AX, 00FFh**:
- a) Pondré en registro AH a 0
 - b) Realizaré el complemento a 1's de AH
 - c) Pondré en registro AL a 0
 - d) **Realizaré el complemento a 1's de AL**
- 7) ¿Cual de las siguientes afirmaciones es **incorrecta**?
- a) ADC AX, BX realiza la suma de AX + BX + el flag de carry y el resultado lo guarda en AX
 - b) DIV BX realiza la división AX : BX y el resto lo guarda en DX
 - c) **MUL BL multiplica AX por BL y el resultado lo guarda en AX**
 - d) SUB AX, BX realiza la operación de AX - BX y el resultado lo guarda en AX
- 8) ¿Cual de las siguientes instrucciones **no modifican necesariamente** la secuencia normal de ejecución de un programa?
- a) JMP dir1
 - b) **JNE dir1**
 - c) CALL dir1

d) RET

9) ¿Cual de las siguientes afirmaciones es **incorrecta**?

- a) LOOP ETIQUETA repite un conjunto de instrucciones un número de veces indicado en CX
- b) **CALL ETIQUETA guarda en la pila la dirección de retorno y el registro de flags**
- c) IRET devuelve la dirección de retorno y el registro de flags
- d) La llamada a una MACRO expande el código de la macro donde se hace la llamada.

10) Respecto a la interrupción **INT 21h** cual de las siguientes afirmaciones es **incorrecta**?

- a) Con AH = 1h introducimos un carácter por teclado con eco cuyo código ASCII va al registro AL
- b) **Con AH = 2h Mostramos por pantalla el carácter que tengamos en AL**
- c) Con AH = 0Ah Introducimos por teclado una cadena de caracteres a partir del 3er byte de la dirección que nos indique DS:DX
- d) Con AH = 9h Mostramos por pantalla la cadena de caracteres que nos indique la dirección DS:DX hasta encontrar \$.

11) Cual de las siguientes instrucciones solo modifican los flags sin almacenar el resultado.

- a) AND, OR, XOR
- b) ADC, SBB
- c) **CMP, TEST**
- d) IMUL, IDIV

12) Si AX = FA50, CL = 4, el bit de carry =1 y ejecuto **SAL AX, CL**

- a) En AX tendré: 0FA5 y el bit de carry = 0
- b) En AX tendré: 0FA5 y el bit de carry = 1
- c) En AX tendré: A500 y el bit de carry = 0
- d) **En AX tendré: A500 y el bit de carry = 1**

13) Si AL = FA, CL = 4, el bit de carry =1 y ejecuto **RCR AL, 1**

- a) **En AL tendré: FD y el bit de carry = 0**
- b) En AL tendré: FD y el bit de carry = 1
- c) En AL tendré: F5 y el bit de carry = 0
- d) En AL tendré: F5 y el bit de carry = 1

14) ¿Qué tipo de direccionamiento tenemos para el registro fuente en la instrucción **MOV BX, 5h**

- a) Direccionamiento directo de registro
- b) Direccionamiento implícito
- c) **Direccionamiento inmediato**
- d) Ninguno de los anteriores.

15) ¿Cual de las siguientes afirmaciones es **incorrecta**?

- a) El direccionamiento relativo es útil para manejo de estructuras de datos
- b) **El direccionamiento indirecto determina la dirección del operando.**
- c) En el direccionamiento implícito no se indica la ubicación del operando
- d) En el direccionamiento inmediato el dato se encuentra en la propia instrucción

- 16) El direccionamiento del operando fuente de la instrucción **ADD AH, [SI][DI]** es:
- a) Direccionamiento directo de registro índice
 - b) Direccionamiento relativo a índice
 - c) Direccionamiento relativo indexado indexado
 - d) **No existe esa instrucción**
- 17) La dirección física de la instrucción que se va a ejecutar vendrá dada por:
- a) El DS + el Desplazamiento
 - b) El CS + el IP
 - c) **El CS X 10h + el IP**
 - d) El DS X 10h + el IP
- 18) La dirección efectiva de la cabecera de pila vendrá dada por
- a) El SS X 10h + BP
 - b) El BP
 - c) El SS X 10h + SP
 - d) **El SP**
- 19) La dirección física del operando fuente de la instrucción: **ADD AX, ETIQUETA** siendo ETIQUETA = 7000h, CS = 1500h, DS = 4500h IP = 25h.(La instrucción ocupa 3 bytes)
- a) 15025h
 - b) 53000h
 - c) **4C000**
 - d) Ninguna es correcta
- 20) La dirección física del operando destino de la instrucción: **ADD AX, ETIQUETA** siendo ETIQUETA = 7000h, CS = 1500h, DS = 4500h IP = 25h.(La instrucción ocupa 3 bytes)
- a) 15025h
 - b) 45000h
 - c) 4C000
 - d) **Ninguna es correcta**
- 21) La dirección física de la instrucción: **ADD AX, ETIQUETA** siendo ETIQUETA = 7000h, CS = 1500h, DS = 4500h IP = 25h.(La instrucción ocupa 3 bytes)
- a) **15025h**
 - b) 53000h
 - c) 4C000
 - d) Ninguna es correcta
- 22) ¿Cual de las siguientes afirmaciones es **incorrecta**?:
- a) El formato de una instrucción nos indica el significado de cada bit de la instrucción
 - b) Todas las instrucciones deben tener código de operación.
 - c) **Todas las instrucciones deben tener operando fuente y operando destino**
 - d) No siempre es necesario indicar la dirección de la siguiente instrucción
- 23) Respecto al formato de las instrucciones, ¿cual de las siguientes afirmaciones es **incorrecta**?:
- a) El bit W = 1 indica que los operandos son de 16 bits
 - b) **El bit D= 1 indica que el registro especificado en REG es fuente**
 - c) El código de operación indica el tipo de operación

d) MOD indica el modo de direccionamiento de uno de los operandos