

- 1) Siendo  $A=10010011$  y  $B=11100111$ , el resultado de la operación  $A \text{ and } B$  es:
- a) 11001111
  - b) 10000011
  - c) 01110100
  - d) Otro valor \_\_\_\_\_
- 2) Siendo  $A=10010011$  y  $B=11100111$ , el resultado de la operación  $A \text{ xor } B$  es:
- a) 11001111
  - b) 10000011
  - c) 01110100
  - d) Otro valor \_\_\_\_\_
- 3) Siendo  $A=10010011$  y  $B=11100111$ , el resultado de la operación  $\text{not } (A \text{ or } B)$  es:
- a) 11110111
  - b) 10000011
  - c) 00001000
  - d) Otro valor \_\_\_\_\_
- 4) Siendo  $A=10010011$  al realizar dos desplazamientos lógicos a la izquierda el resultado es:
- a) 00100110
  - b) 00100100
  - c) 01001100
  - d) Otro valor \_\_\_\_\_
- 5) Siendo  $A=10010011$  en C1 al realizar dos desplazamientos lógicos a la izquierda el resultado es:
- a) 00100110
  - b) 11100100
  - c) 01001110
  - d) Otro valor \_\_\_\_\_
- 6) Siendo  $A=10010011$  en C2 al realizar dos desplazamientos lógicos a la derecha el resultado es:
- a) 11100100
  - b) 11001000
  - c) 00111110
  - d) Otro valor \_\_\_\_\_
- 7) Siendo  $A=10010011$  al realizar 8 rotaciones a la derecha el resultado es:
- a) 11100100
  - b) 11001000
  - c) 00111110
  - d) Otro valor \_\_\_\_\_
- 8) Siendo  $A=10010011$  y  $B=11100111$ , en C1 el resultado de la operación  $A + B$  es:
- a) 01111010
  - b) 10000011
  - c) 01111011
  - d) Otro valor \_\_\_\_\_

9) Siendo  $A=10010011$  y  $B=11100111$ , en C2 el resultado de la operación  $A + B$  es:

- a) 01111010
- b) 10000011
- c) 01111011
- d) Otro valor \_\_\_\_\_

10) Siendo  $A=10010011$  y  $B=11100111$ , en C1 el resultado de la operación  $A - B$  es:

- a) 01111010
- b) 10000011
- c) 01111011
- d) Otro valor \_\_\_\_\_

11) Siendo  $A=10010011$  y  $B=11100111$ , en C2 el resultado de la operación  $A - B$  es:

- a) Sumamos  $C2(A)+C2(B)$
- b) Sumamos  $A + C2(B)$  y el acarreo final se recircula
- c) Sumamos  $A + C2(B)$  y el acarreo final se desprecia
- d) Ninguna es correcta

12) En C2 se produce desbordamiento si:

- a) En la suma si  $C_{n-1}$  es 1 y en la resta si  $C_{n-2}$  es 0
- b) Si los dos operandos son negativos y el resultado es positivo
- c) Si los dos operandos son positivos y el resultado es negativo
- d) Son correctas b) y c)

13) En operaciones con números en exceso a M:

- a) Debemos corregir las sumas sumando después M.
- b) Debemos corregir las restas restando después M
- c) Debemos corregir las restas sumando después M
- d) Son correctas a) y b)

14) Siendo  $A=456E$  y  $B=FEA2$ , en hexadecimal el resultado de la operación  $A + B$  es:

- a) 54B20
- b) E410
- c) 14410
- d) Otro valor \_\_\_\_\_

15) Siendo  $A=456E$  y  $B=FEA2$ , en hexadecimal el resultado de la operación  $-A + B$  es:

- a) 11934
- b) B934
- c) 12934
- d) Otro valor \_\_\_\_\_

16) Dado el  $n^0$  01111011 representado en exceso  $2^7$  la representación del mismo  $n^0$  en exceso a  $2^8$  es:

- a) 101111011
- b) 001111011
- c) 011111100
- d) Otro valor \_\_\_\_\_

17) Cual de las siguientes afirmaciones es correcta:

- a) Los circuitos combinacionales están basados en biestables
- b) Los circuitos combinacionales son bloques con memoria.
- c) Las salidas en los circuitos secuenciales dependen solo de las entradas
- d) Las salidas en los circuitos secuenciales dependen de las entradas y del estado anterior

18) Cual de las siguientes afirmaciones es incorrecta:

- a) En los decodificadores la salida activa será la que corresponda con la entrada
- b) En un decodificador con 4 entradas tendremos dos salidas
- c) Un multiplexor con 3 señales de control seleccionará entre 8 posibles entradas
- d) En un decodificador con 3 entradas tendremos 8 posibles salidas

19) Para direccionar una memoria de 4K x 8 necesitamos un bus de direcciones de:

- a) 14 bits
- b) 16 bits
- c) 12 bits
- d) Otro valor \_\_\_\_\_

20) Para direccionar una memoria de 192 x 16 necesitamos un bus de direcciones de:

- a) 7 bits
- b) 8 bits
- c) 16 bits
- d) Otro valor \_\_\_\_\_