

Apellidos, Nombre:						
Gestión [_] Sistemas [_]			Libre Elección [_]			
	Bien:	Mal:	No contestadas:			
	Examen	de teoría (5 puntos)				
ı	Respuesta correcta ⇒ 0,5 Respues	Puntuación test: ta incorrecta ⇒ –0,15 Pregunt	a no contestada ⇒ 0			
[_] a) [_] b) [_] c)	la arquitectura von Neumann, Estar almacenado en el disco Estar almacenado en una un Ser cableado manualmente Ninguna de las anteriores	duro	debe:			
[_] a) [_] b) [_] c)	memoria virtual del computado Más rápida que la memoria p De menor capacidad que la n a) y b) son correctas Ninguna de las anteriores	rincipal				
[_] a) [_] b) [_] c)	 3 MIPS significa: [_] a) Miles de instrucciones por segundo [_] b) Miles de operaciones en coma flotante por segundo [_] c) Miles de instrucciones en coma flotante por segundo [_] d) Ninguna de las anteriores 					
sistem [_] a) [_] b) [_] c)		magnitud: 1111 1111	coma fija con 8 bits y			
[_] a) [_] b)	 [] b) Se puede emplear si la mantisa es fraccionaria y no está normalizada [] c) Implica que no se representa el primer bit de una mantisa fracionaria normalizada en signo-magnitud y los dos primeros bits si es en complemento a 1 ó a 2. 					
[_] a) [_] b)	tenemos los números A = CAE 18579h 8579h 18578h 8758h	BEh y B = BABAh, calcular	A+B			



Apelli	idos, Nombre: _						
Gesti	ón [_]		Sistemas [_	_]		Libre Elección [_]	
			gistros del i80x ca de la cabec		ado en el	recuadro	
	CS = 3FFEh IP = 0020h			SS = 37FEh DI = 000h			
[_] b)	30010h 30100h 40020h Otro valor _						
[_] a) [_] b) [_] c)	Todas las ir Todas las ir Todas las ir	máquina del i8 nstrucciones od nstrucciones od nstrucciones od las anteriores	cupan 2 bytes cupan 1 byte. cupan 3 bytes				
bus c [_] a) [_] b) [_] c)	de datos? 22 24 32		memoria de 4G		oits se ne	cesitan en el	
[_] a)	Es el mismo Indica el an Indica como		s PCs a y cómo se dis el espacio dire		its de las	palabras	



Apellidos, Nombre:		
Gestión [_]	Sistemas [_]	Libre Elección [_]

Examen de problemas (5 puntos)

PROBLEMA 1:

Sea un computador con un bus de direcciones de 20 bits y un bus de datos de 16. Se desea dotar a este computador de una memoria de **256Kpalabras de RAM** y **256Kpalabras de ROM** de manera que la memoria ROM ocupe las direcciones más altas del mapa de memoria. Para ello se dispone de los siguientes módulos de memoria.

Memoria RAM	Memoria ROM
256Kx8	256Kx8
64Kx16	128Kx8

Se ha determinado que se necesitarán 2 módulos de 256Kx8 de ROM y 2 módulos de 256Kx8 de RAM. Con esas premisas se pide diseñar el mapa de memoria (no hace falta dibujar el esquema)

PROBLEMA 2:

Sea el siguiente programa en lenguaje ensamblador del i8086.

Código máquina	Código ensamblador (continua en la siguiente página)
	Dosseg .model small .stack 100h .data LeerNumero EQU 1 EscribirNumero EQU 2 Msg1 DB 'Introduce un número decimal 0-9:\$' EscribirTira EQU 9 Terminar EQU 4Ch Msg2 DB '1 Signo-magnitud', 10, 13
B87541 8ED8	.code Principal PROC MOV AX, @data MOV DS, AX
E80B00 E81E00 E84200 B44C CD21 C3	CALL PedirDatos CALL PedirOpcion CALL SacarResultado MOV AH, Terminar INT 21h RET Principal ENDP





Gestión [_] Libre Elección [_]

Cádina mánuina	Cádigo encombledos (continuo en la circulante nágina)
Código máquina	Código ensamblador (continua en la siguiente página)
	PedirDatos PROC
50	PUSH AX
52	PUSH DX
B409	MOV AH, EscribirTira
8D160000	LEA DX, Msg1
CD21	INT 21h
B401	MOV AH, LeerNumero
CD21	INT 21h
2C30	SUB AL, 30h
A25E00	MOV Numero, AL
5A	POP DX
58	POP AX
C3	RET
	PedirDatos ENDP
	PedirOpcion PROC
50	PUSH AX
52	PUSH DX
B409	MOV AH, EscribirTira
	,
8D162100	LEA DX, Msg2
CD21	INT 21h
B401	MOV AH, LeerNumero
CD21	INT 21h
A25F00	MOV Opcion, AL
8A165E00	MOV DL, Numero
3C32	CMP AL, '2'
7405	JE Ca2
F6D2	NOT DL
EB03	JMP Final
	Ca2:
F6DA	NEG DL
	Final:
88165E00	MOV Numero, DL
5A	POP DX
58	POP AX
C3	RET
	PedirOpcion ENDP
	SacarResultado PROC
50	PUSH AX
51	PUSH CX
52	PUSH DX
B409	MOV AH, EscribirTira
8D164C00	LEA DX, Msg3
CD21	INT 21h
B402	MOV AH, EscribirNumero
8A165F00	MOV DL, Opcion
CD21	INT 21h
8A165E00	MOV DL, Numero
B104	MOV CL, 4
טוט4	IVIO V OL, 4



Apellidos, Nombre:		
Gestión [_]	Sistemas [_]	Libre Elección [_]

Código máquina	Código ensamblador (continua en la siguiente página)
D2EA	SHR DL, CL
80C230	ADD DL, 30h
CD21	INT 21h
8A165E00	MOV DL, Numero
80E20F	AND DL, 0Fh
80C230	ADD DL, 30h
CD21	INT 21h
5A	POP DX
59	POP CX
58	POP AX
C3	RET
	SacarResultado ENDP
	END Principal

AX = 0000	BX = 0000	CX = 0000	DX = 0000
IP = 002A	SP = 0100	BP = 0000	SI = 0000
DI = 0000	CS = 34A5	DS = 27A5	SS = 5678

ES = 27AE

Se pide:

- a) Indicar las direcciones efectivas y físicas de todas las variables del programa
- b) Dirección física de memoria en la que se ecuentra la instrucción MOV DS, AX suponiendo que el valor de IP corresponde al momento en el que se va a ejecutar la instrucción MOV AH, Terminar del procedimiento Principal.



Apellidos, No	mbre:						
Gestión [_]		Si	stemas [_]		Libre Elección [_]		
SOLUCIONES DE TEORÍA (5 puntos) Pregunta correcta: +0,5 Pregunta errónea: -0,15 Pregunta sin contestar: 0							
Nombre y	apellidos:						
Bien:		Mal:		No contes	stadas:		
	Pregunta 1	a)	b)	c) d)			
	Pregunta 2	a)	b)	c) d)			
	Pregunta 3	a)	b)	c) d)			
	Pregunta 4	a)	b)	c) d)			
	Pregunta 5	a)	b)	c) d)			
	Pregunta 6	a)	b)	c) d)			
	Pregunta 7	a)	b)	c) d)			
	Pregunta 8	a)	b)	c) d)			
	Pregunta 9	a)	b)	c) d)			
	Pregunta 10	a)	b)	c) d)			



	SOLUCIÓN PROBLEMA 1:	
Gestión [_]	Sistemas [_]	Libre Elección [_]
Apellidos, Nombre:		
	Бера	rtamento de Automatica – ATC -

Apartado a)



Apellidos, Nombre:			
Gestión [_]	Sistemas [_]		Libre Elección [_]
SOLUCIÓN PRO	BLEMA 2:		
Apartado a)			
Variable	Dirección Efectiva	Dirección Física	

Apartado b)